2017-2018机组真题回忆版

一计算

1.    x是正数y是负数，x+y的补码 x-y的补码并判断是否溢出

2.    原码一位除（不恢复余数法）

3.    浮点数规格化，转成十六进制

4.    给出 直接寻址、寄存器寻址、寄存器间接寻址、相对寻址

确定寻址方式和有效地址（1）（2）（3）（4）

（类似16-17真题第3题）

二简答（每题6分）

1.    以单管RAM为例画图说明动态RAM工作原理

2.    说明为什么主存和磁盘直接不用中断

3.    组合逻辑电路和微程序的优缺点

4.    说明原码一位乘过程

5.    举例说明操作码扩展

三

1.    cache映射 确定(1)(2)(3)

2.    双倍字长取值 ADD    送到AC……

四设计

1.    卡诺图、逻辑表达式、电路图 F (0,2,4,8……)（8分）

2.    cpu和rom ram的连接 画图（类似第四章CPU和存储器连接的例题）（12分）

--